

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

DANS CE CADRE

NE RIEN ÉCRIRE

Académie :Session :Modèle EN.

Examen ou ConcoursSérie* :

Spécialité/option :Repère de l'épreuve :

Épreuve/sous-épreuve :

NOM :
(en majuscules, suivi s'il y a lieu, du nom d'épouse)

Prénoms :N° du candidat

Né(e) le :
(le numéro est celui qui figure sur la convocation ou la liste d'appel)

CAHIER RÉPONSES

À rendre avec la copie, même non rempli

Ce cahier comprend 12 figures à compléter au fur et à mesure des différentes parties du sujet :

Partie I Analyse fonctionnelle du système de déphasage

Figure 1 • Diagramme SADT niveau A0 : système de déphasage

Partie III Commande du système de déphasage

- Figure 2 • Schéma bloc avec fluide incompressible
- Figure 3 • Schéma bloc avec fluide compressible
- Figure 4 • Diagramme de Black de la fonction H_{BO1}
- Figure 5 • Diagramme de Bode de la fonction H_{BO2}

Partie IV Capteurs et transfert d'informations

- Figure 6 • Table de vérité du fonctionnement du transcodeur
- Figure 7 • Tableaux de Karnaugh associés aux variables binaires a, b, c et d
- Figure 8 • Mise en évidence de l'intérêt du codage proposé
- Figure 9 • Logigramme d'un multiplexeur « 4 vers 1 »
- Figure 10 • Chronogramme d'un multiplexeur « 4 vers 1 » piloté par signaux d'horloge
- Figure 11 • Table de vérité du fonctionnement d'un démultiplexeur « 1 vers 4 »
- Figure 12 • Logigramme d'un démultiplexeur « 1 vers 4 » (sortie x uniquement)

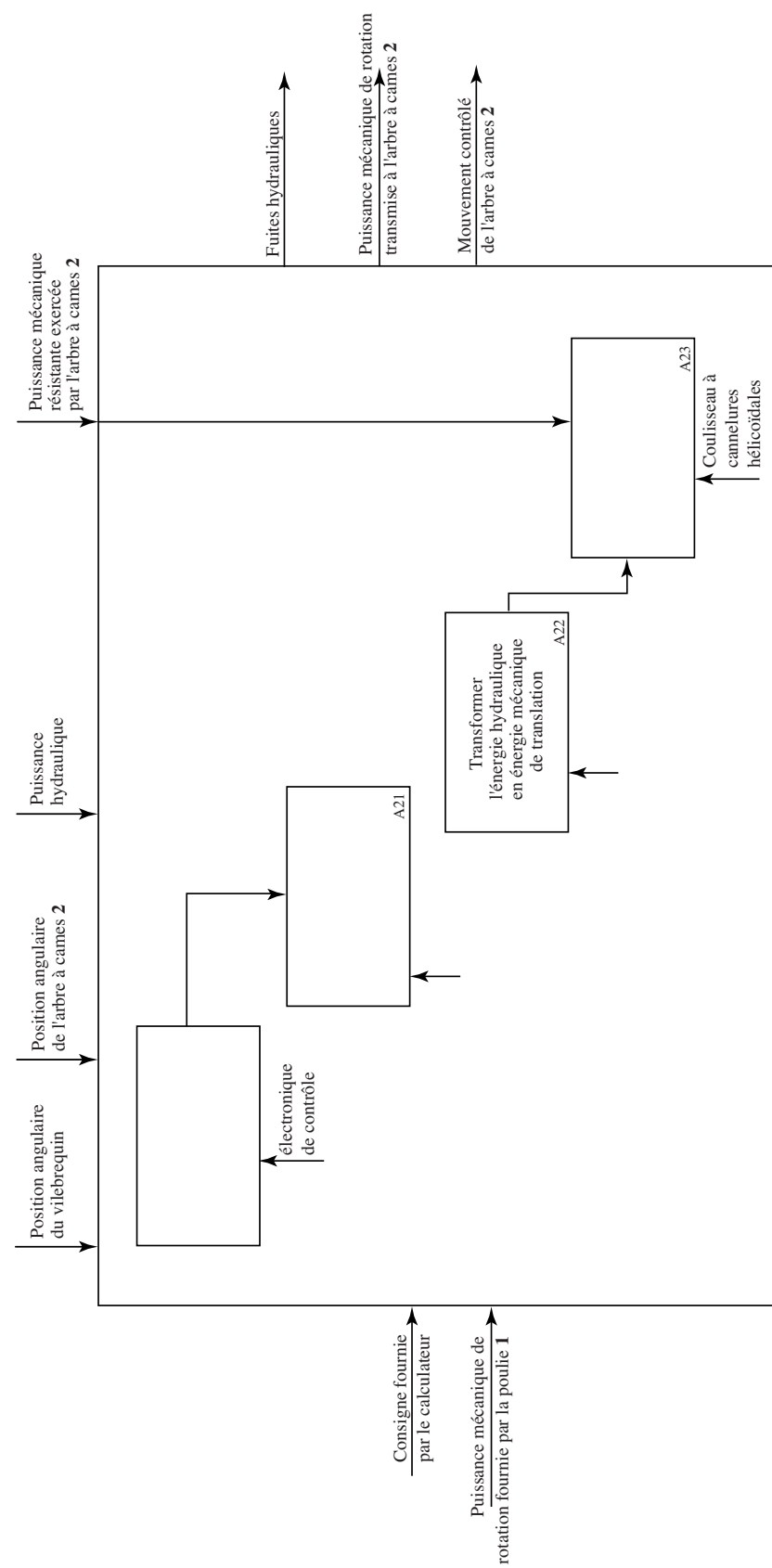


Figure 1 • Diagramme SADT niveau A0 : système de déphasage

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

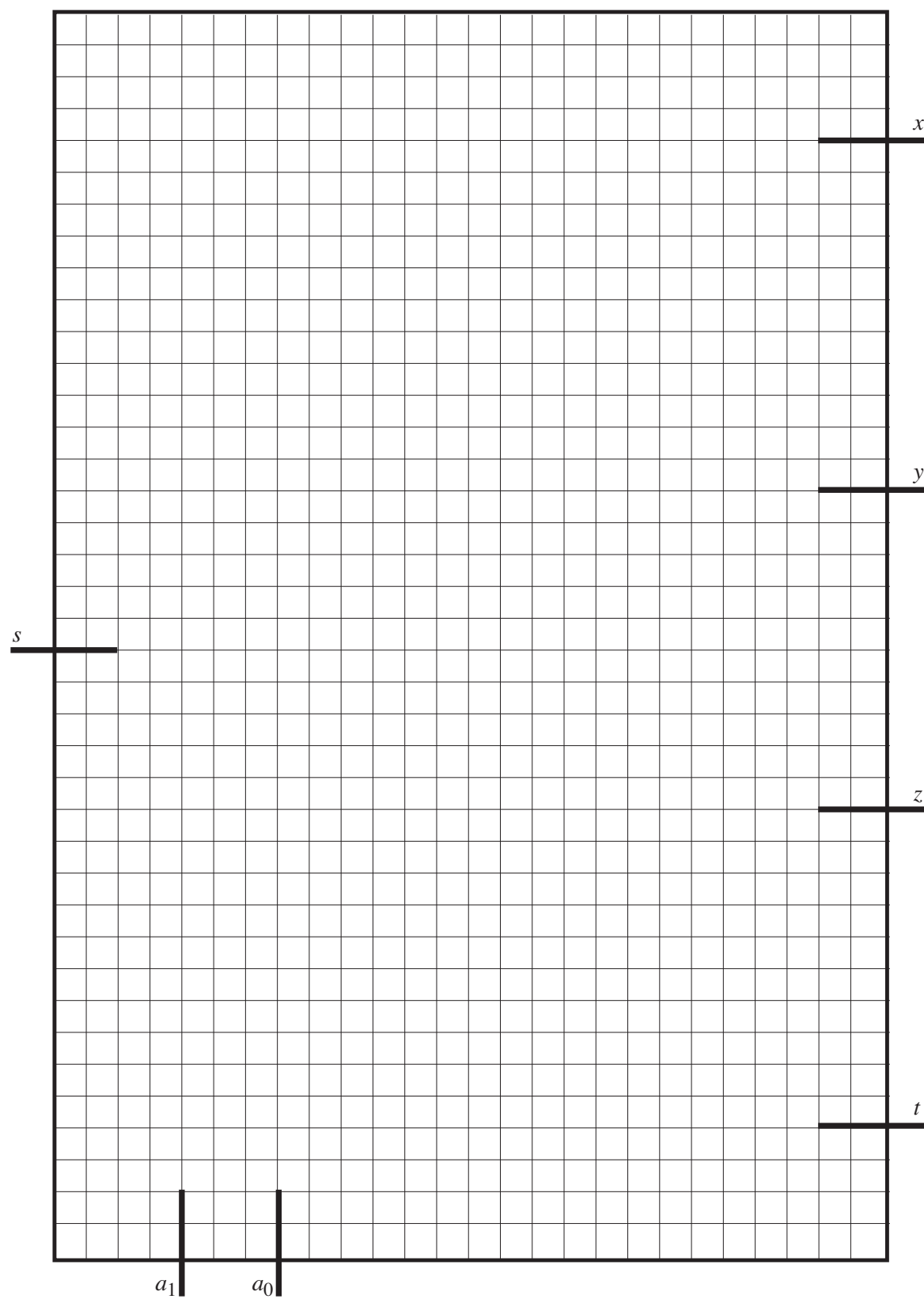
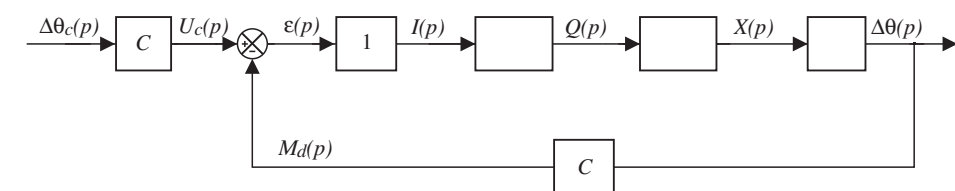
Figure 12 • Logigramme d'un démultiplexeur « 1 vers 4 » (sortie x uniquement)

Figure 2 • Schéma bloc avec fluide incompressible

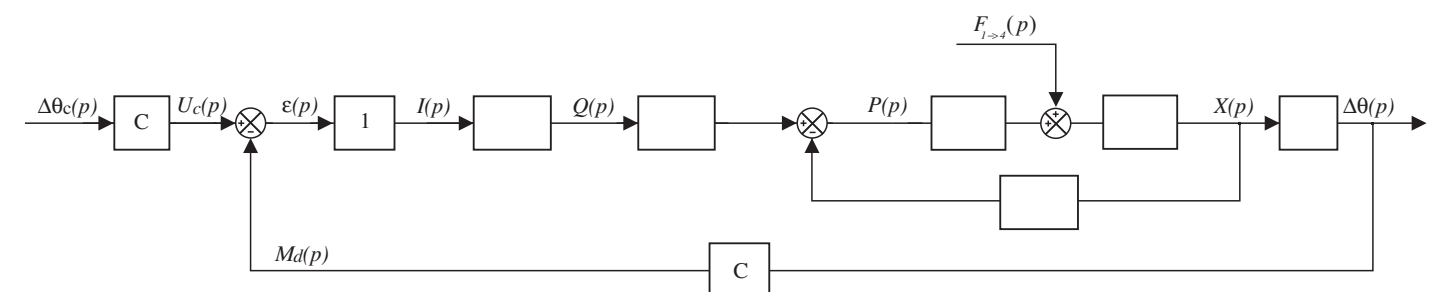
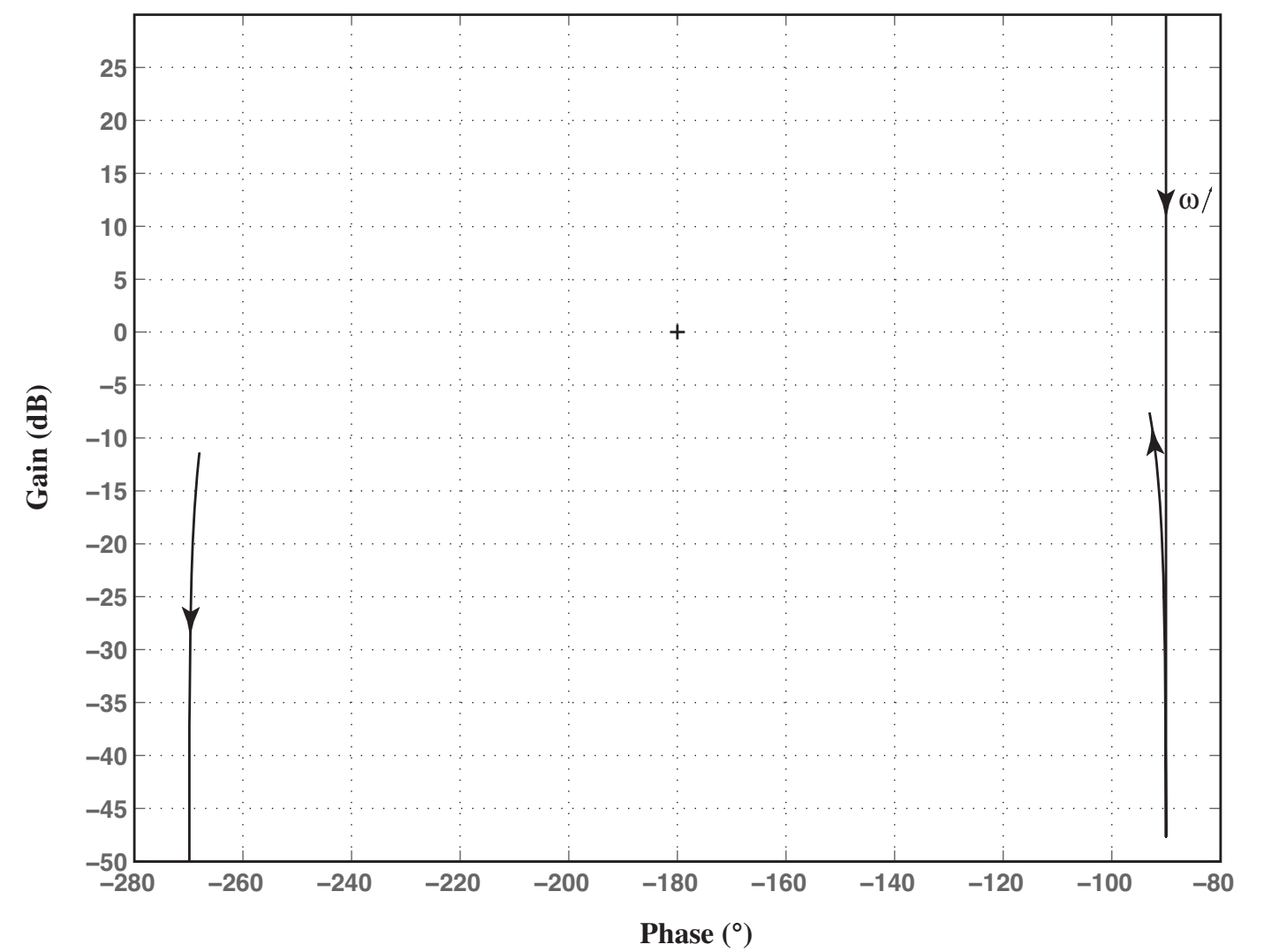


Figure 3 • Schéma bloc avec fluide compressible

Figure 4 • Diagramme de Black de la fonction H_{B01}

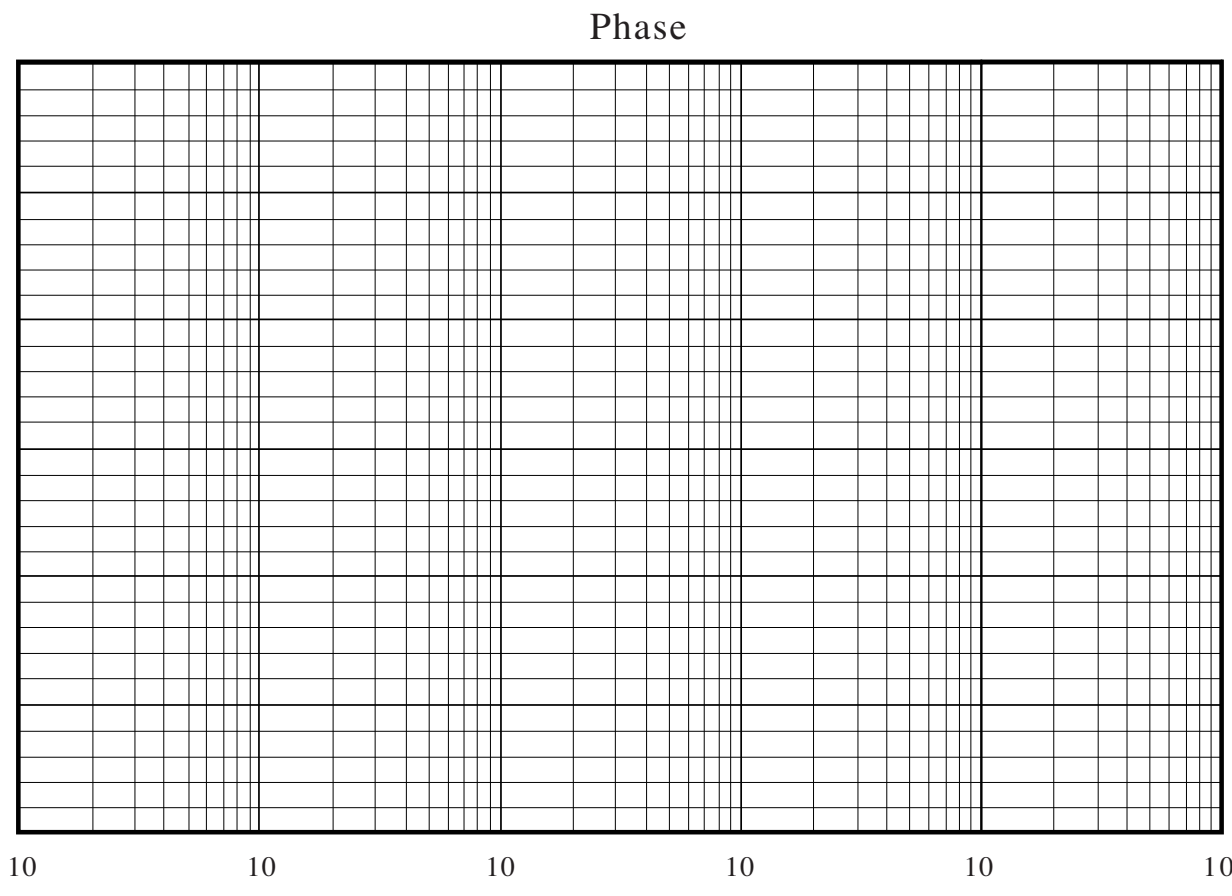
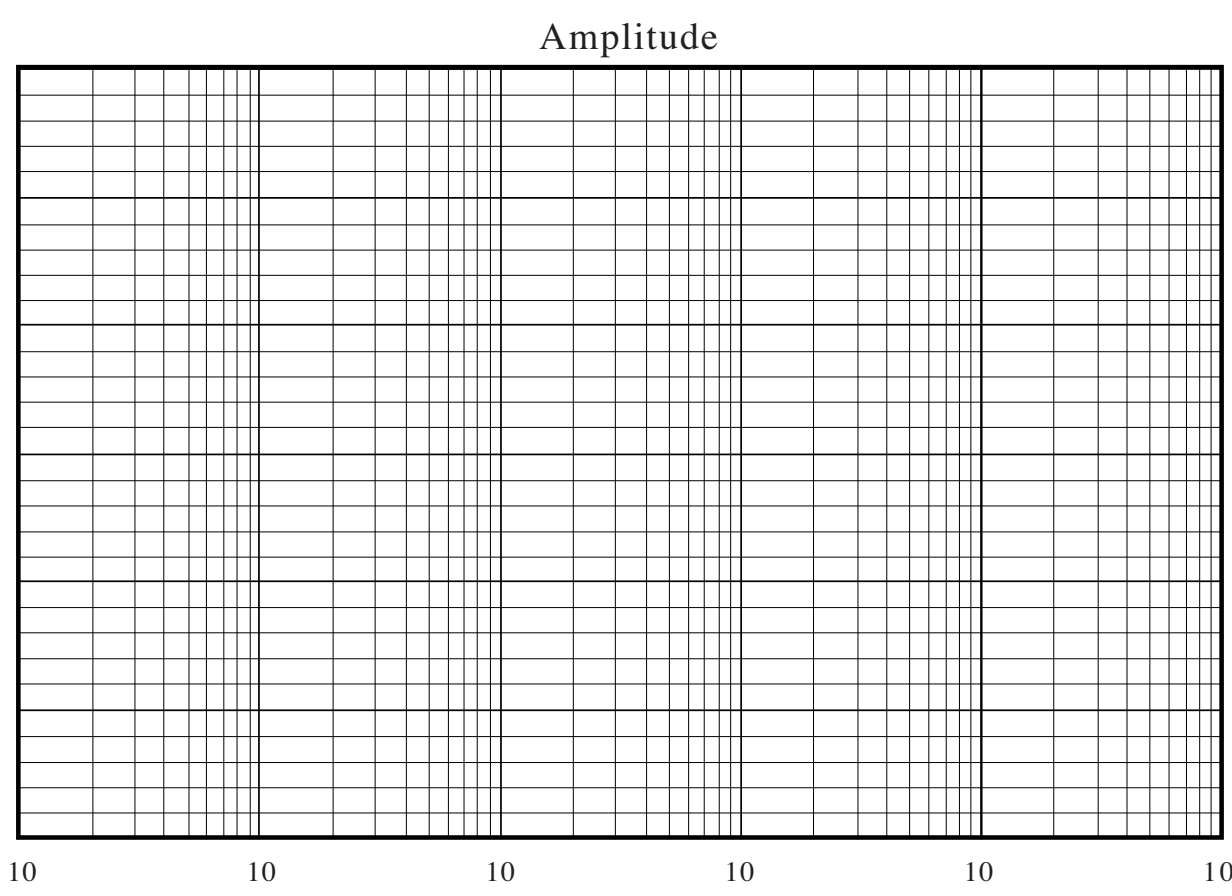
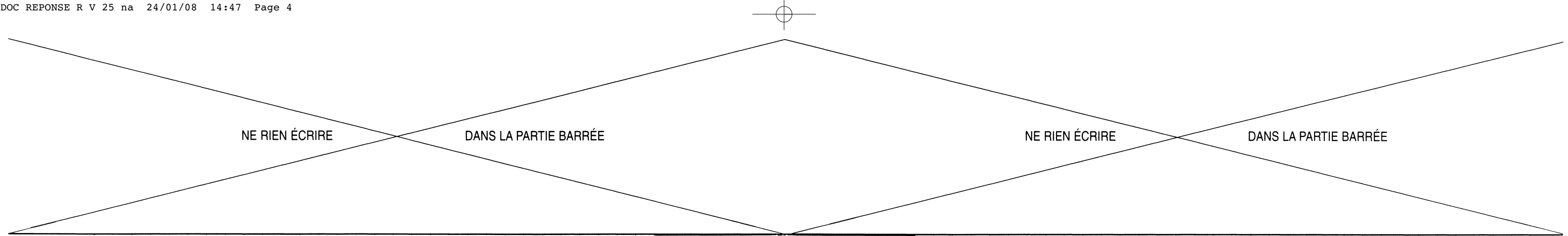


Figure 5 • Diagramme de Bode de la fonction H_{B02}

s	a_1	a_0	x	y	z	t

Figure 11 • Table de vérité du fonctionnement d'un démultiplexeur « 1 vers 4 »

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

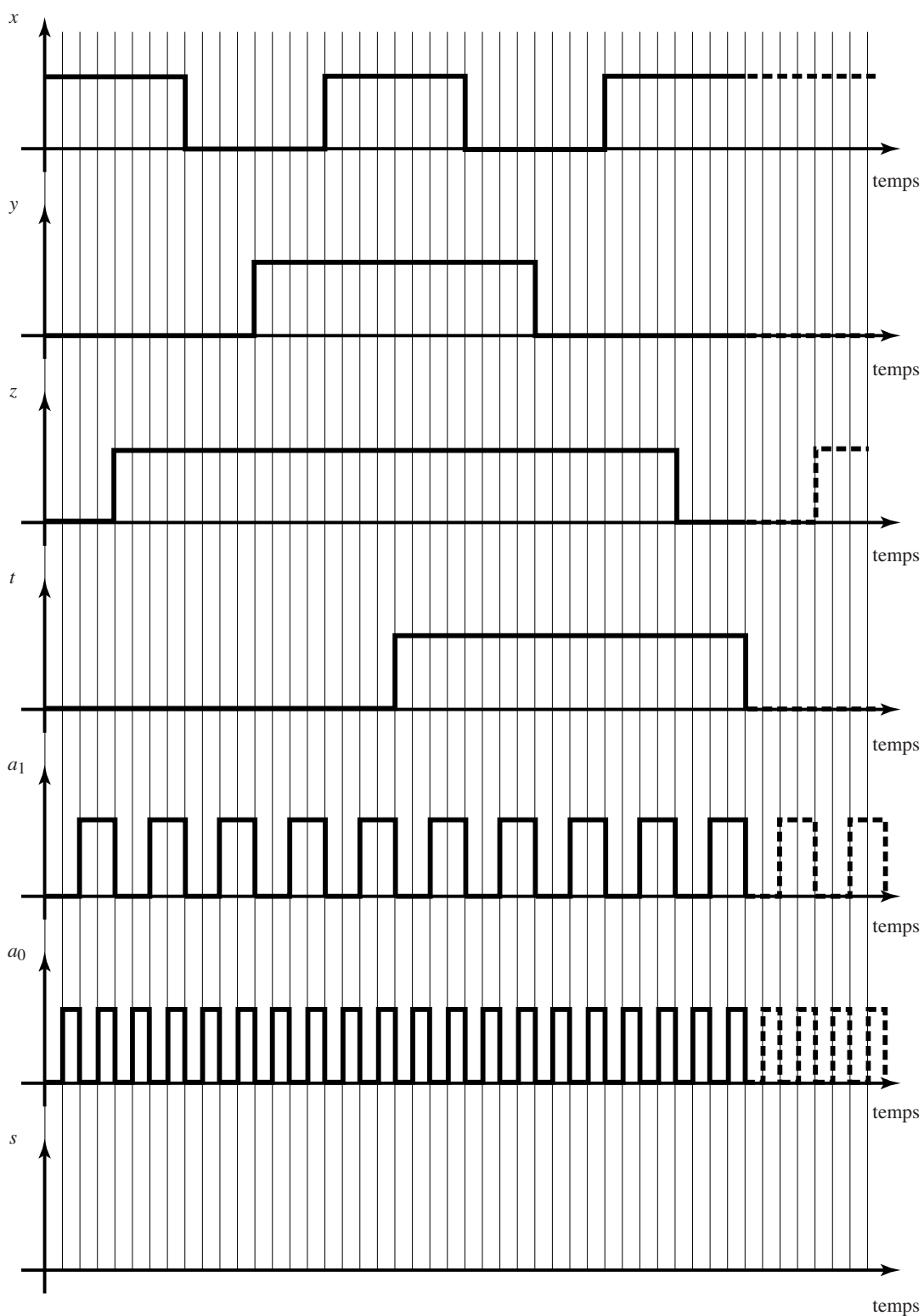


Figure 10 • Chronogramme d'un multiplexeur « 4 vers 1 » piloté par signaux d'horloge

Position	<i>x</i>	<i>y</i>	<i>z</i>	<i>t</i>	<i>d</i>	<i>c</i>	<i>b</i>	<i>a</i>
0								
1								
2								
3								
4								
5								
6								
7								
8								
9								

Figure 6 • Table de vérité du fonctionnement du transcodeur

		<i>xy</i>			
<i>zt</i>	<i>a</i>	00	01	11	10
	00				
	01				
	11				
	10				

		<i>xy</i>			
<i>zt</i>	<i>b</i>	00	01	11	10
	00				
	01				
	11				
	10				

		<i>xy</i>			
<i>zt</i>	<i>c</i>	00	01	11	10
	00				
	01				
	11				
	10				

		<i>xy</i>			
<i>zt</i>	<i>d</i>	00	01	11	10
	00				
	01				
	11				
	10				

Figure 7 • Tableaux de Karnaugh associés aux variables binaires *a*, *b*, *c* et *d*

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

NE RIEN ÉCRIRE

DANS LA PARTIE BARRÉE

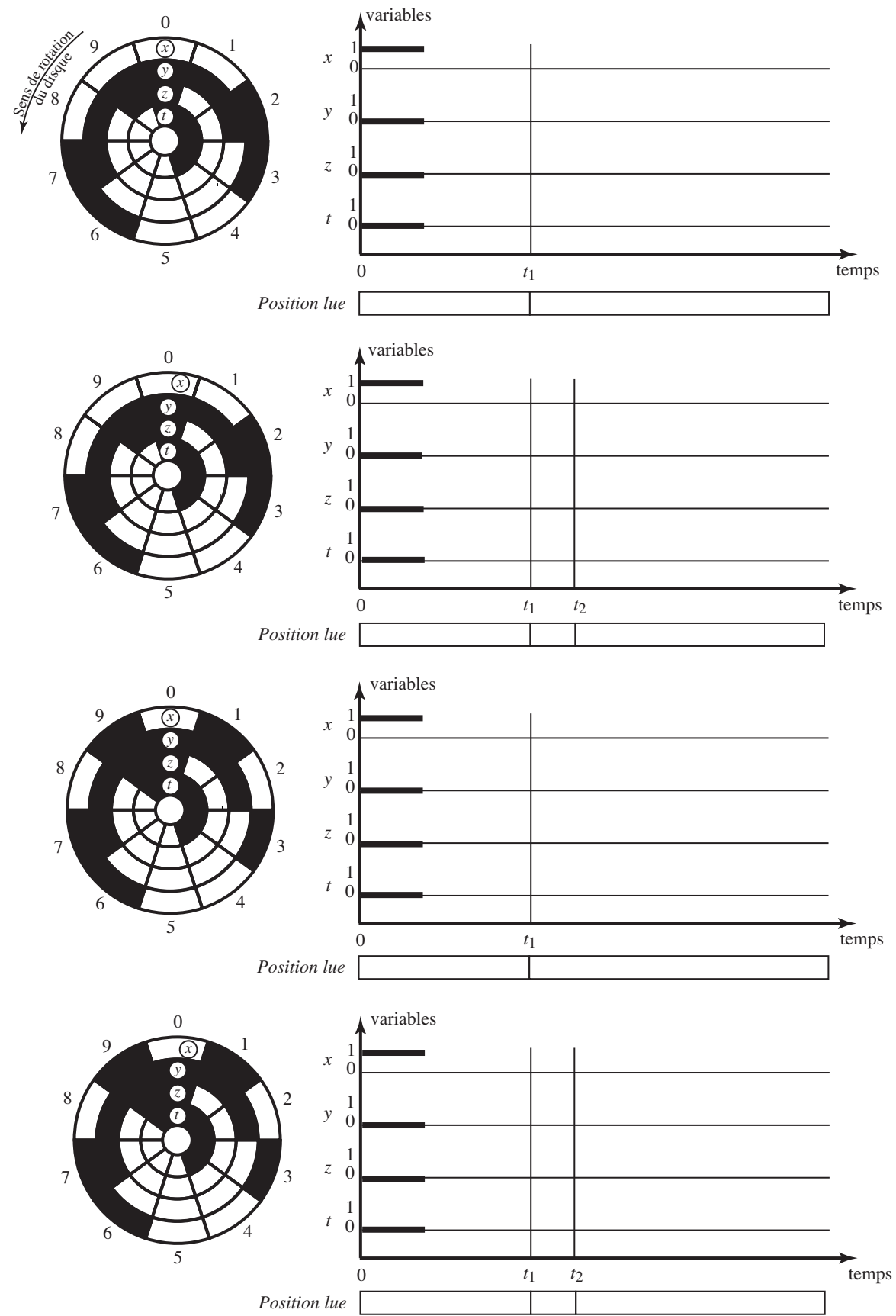


Figure 8 • Mise en évidence de l'intérêt du codage proposé

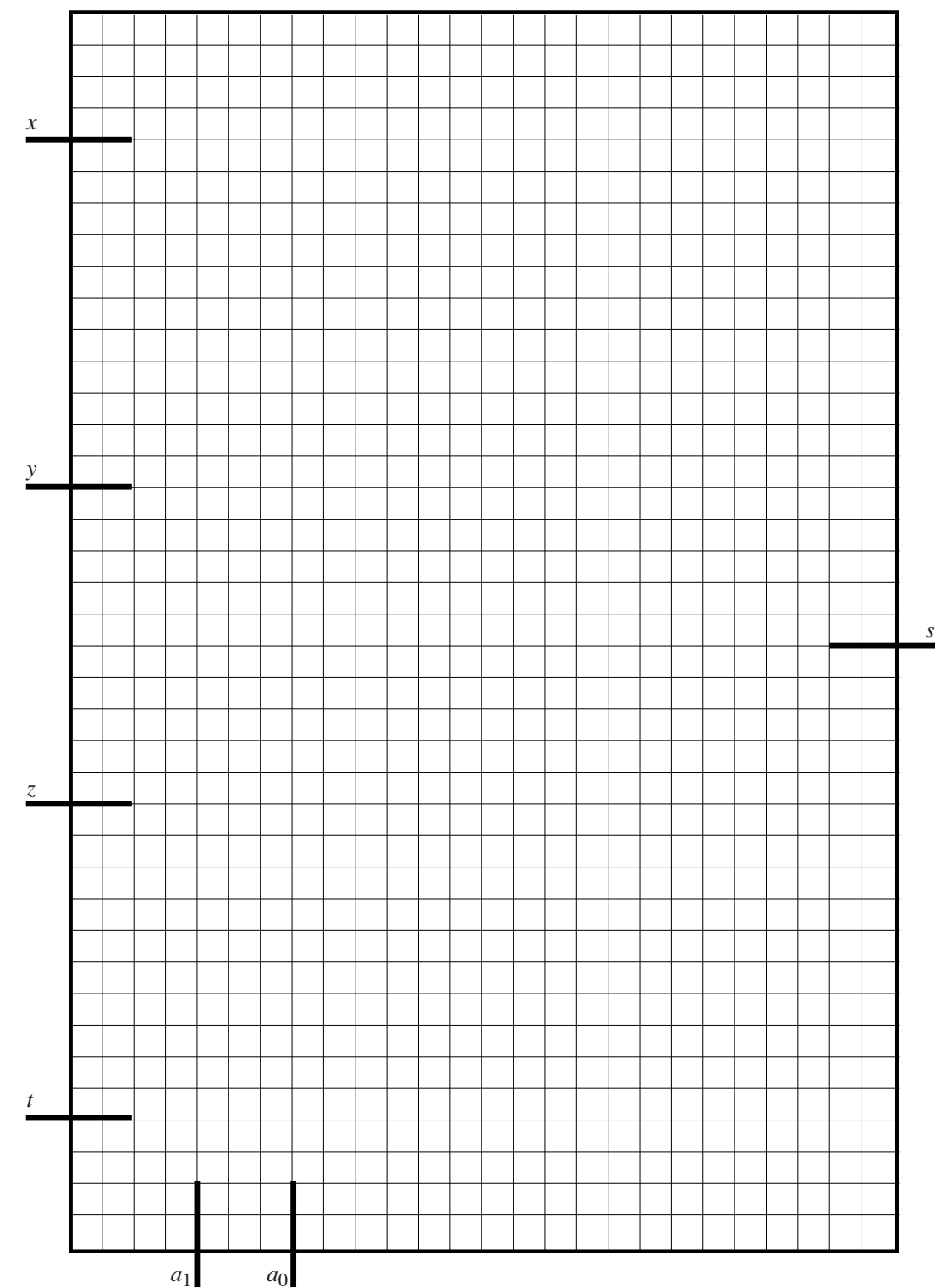


Figure 9 • Logigramme d'un multiplexeur « 4 vers 1 »